

2026力積電/清大半導體學院 產學合作計劃提案徵求

計畫提案

1. 提案期間: 即日起至 5/31為止，預定 6/16公告結果。
2. 徵求計畫數量: 12-18 (依實際狀況調整)
3. 填寫計畫書 (~3 page)交與

收件者：葛永年 資深處長 len@powerchip.com，
陳俊丞 資深部經理 jimchen@powerchip.com，

副本： cosr_ic@my.nthu.edu.tw，提案題目可參考附件，但不以此為限。

計畫執行

1. 計畫執行期間: 115/7/1~ 116/6/30 (一年期)
2. 計畫執行期間於每季末交付進度報告 (~ 3 page)，年度結束後於力積電進行公開成果發表與研究交流。

論文與專利成果發表

1. 論文發表 acknowledge 提及力積電，無須審核。
2. 共同掛名之論文發表前，依公司規定須檢視內容是否揭露了公司營業秘密 (約需 2-3工作天，公司不會干涉論文內容，只是遵守公司論文發表之流程)
3. 專利依合約辦理，透過力積電提出申請。
4. 論文與專利成果會列入來年計畫審核之參考。

機密 Confidential

附件：研究計畫提案之提議參考

Topic	Contents
AI computing	Computing device, Gain cell, macro, architecture,...
Silicon photonics	Photonic component process integration, characterization, reliability, IP, etc,...
3D Chiplet	Process Integration for Chip on wafer, Active interposer/ substrate Characterization/IP for thermal, stress, ESD, DFT,...
Oxide semiconductor, and Power Device	Oxide semiconductor application (IGZO, InO, ...), GaN/Power Device
Intelligent Manufacture	Process optimization and defect detection, Scheduling and control optimization
New topic	Open for enabling technologies